

||

References

- [1] A. Appel and C. Siemers. Compiler für eingebettete Systeme. *Elektronik*, 55(22):66–75, October 2006.
- [2] R. Fritzsche, G. Kemnitz, and C. Siemers. TEC: Time-Enhanced C, Erweiterung einer imperativen Programmiersprache um Zeitvorgaben. *Embedded Software Engineering Kongress 2008 - Tagungsband*, pages 427–430, 2008.
- [3] D. Jantz. No eXecute: CPU-Erweiterung schützt vor Angriffen. *tecChannel compact*, pages 105–120, November 2004.
- [4] Günter Kemnitz. *Test und Verlässlichkeit von Rechnern*. Springer, 2007.
- [5] Günter Kemnitz, Hossam A. Ramadan, and Carsten Giesemann. Redefining Terms Related to Dependability. In *Proceedings of 2008 International Biennial Baltic Electronics Conference*, pages 195–198, 2008.
- [6] Günter Kemnitz, Hossam A. Ramadan, and Carsten Giesemann. Towards More Comprehensive Measurable Dependability. In *Technical Report Series IfI-08-11*. Institut für Informatik, 2009.
- [7] M. Köchy, C. Siemers, and H. Richter. Real-Time capable Design for Small Microcontroller. In Christian Siemers and Johann Wiesböck, editors, *Proceedings of the Embedded-in-Munich Conference*, Munich, Germany, November 2004. Vogel-Verlag.
- [8] S. Lützel and C. Siemers. Flexibler Compiler für Moving Targets. *Elektronik*, 57(18):58–63, September 2008.
- [9] R. Seyer and C. Siemers. Time as Functional Parameter to Ensure a Reliable Development Process for Real-Time Systems. In Christian Siemers and Johann Wiesböck, editors, *Proceedings of the Embedded-in-Munich Conference*, Munich, Germany, November 2004. Vogel-Verlag.
- [10] R. Seyer, C. Siemers, R. Falsett, K. Ecker, and H. Richter. Robust Partitioning for Reliable Real-Time Systems. In *Proceedings of the 18th International Parallel & Distributed Processing Symposium IPDPS 2004*, 2004.
- [11] C. Siemers. Echtzeit-Design-Pattern für kleine Mikrocontrollersysteme, Teil 1: Strukturierung der Software nach Zeitanforderungen. *Mechatronik*, 112(11-12):12–16, November 2004.
- [12] C. Siemers. Mikroprozessorarchitekturen. In T. Beierlein and O. Hagenbruch, editors, *Taschenbuch Mikroprozessortechnik*, chapter 3, pages 78–125. Fachbuchverlag Leipzig im Carl-Hanser Verlag, Munich, Vienna, 2004.

- [13] C. Siemers. *Prozessor-Technologie*. Verlag Interactive GmbH, Munic, 2004.
- [14] C. Siemers. Überraschung. *Mechatronik*, 112(1-2):21, January 2004.
- [15] C. Siemers. Verändert sich der Mikrocontroller-Markt? *Elektronik*, 53(19):56, September 2004.
- [16] C. Siemers. Wissen, was man tut. *Mechatronik*, 112(5):27, May 2004.
- [17] C. Siemers. Alternative Rechnerarchitekturen, Teil 1: Reconfigurable Computing. *Computerpartner*, 11(12):31–34, March 2005.
- [18] C. Siemers. Alternative Rechnerarchitekturen, Teil 2: Der >S<puter. *Computerpartner*, 11(13):27–29, March 2005.
- [19] C. Siemers. Alternative Rechnerarchitekturen, Teil 3: >S<puter und Reconfigurable RISC. *Computerpartner*, 11(14):30–33, April 2005.
- [20] C. Siemers. Alternative Rechnerarchitekturen, Teil 4: Reconfigurable RISC. *Computerpartner*, 11(15):32–33, April 2005.
- [21] C. Siemers. Die Welt der rekonfigurierbaren Prozessoren, Teil 1: Lösungen auf dem Weg zum konfigurierbaren System-on-Chip. *Elektronik*, 54(21):42–48, October 2005.
- [22] C. Siemers. Die Welt der rekonfigurierbaren Prozessoren, Teil 2: Aktuelle Produkte und deren Zielmärkte. *Elektronik*, 54(22):42–48, October 2005.
- [23] C. Siemers. Echtzeit-Design-Pattern für kleine Mikrocontrollersysteme, Teil 2: Ereignissteuerung mit Interrupt-Service-Routinen. *Mechatronik*, 113(1-2):22–24, January 2005.
- [24] C. Siemers. Exakte Planung der Tasks. *ElektronikPraxis*, 40:32–35, October 2005.
- [25] C. Siemers. Wieder mal Hannover-Zeit. *Mechatronik*, 113(4):66, April 2005.
- [26] C. Siemers. Zweimal hinsehen hält besser. *Mechatronik*, 113(8-9):66, August 2005.
- [27] C. Siemers. Die Daten sind schuld. Performance-orientierte Entwicklung: das vergessene Qn.m-Format. *ElektronikPraxis Sonderheft*, 41(9):20–23, November 2006.
- [28] C. Siemers. Marschrichtung modellbasiert. *ElektronikPraxis Sonderheft*, 41(1):44–47, February 2006.
- [29] C. Siemers. Performance-orientierte Softwareentwicklung. *Embedded Software Engineering Report*, 1(1):3, September 2006.
- [30] C. Siemers. Rechnen in Zeit und Raum. *ct magazin für Computertechnik*, 22(5):232–236, February 2006.

- [31] C. Siemers. Schneller und effizienter zum Ergebnis: Multithreading und Multitasking – unterschiedliche Ursprünge, gleiche Ziel. *Elektronik System on Chip*, 55(2):18–21, November 2006.
- [32] C. Siemers. The superchips. *ElektronikPraxis electronica magazine*, 42(1):8–12, November 2006.
- [33] C. Siemers. Synthetisierbare 32-bit-Cores. Eine aktualisierte Bestandsaufnahme der gegenwärtig verfügbaren synthetisierbaren 32-bit-Mikroprozessorkerne. *Elektronik System on Chip*, 55(1):33–38, February 2006.
- [34] C. Siemers. Coroutine Teil 1: Was ist das und wozu dient sie. *Embedded Software Engineering Report*, 3(4):3, August 2007.
- [35] C. Siemers. Coroutine Teil 2: Wie lassen sich Coroutinen nutzen? *Embedded Software Engineering Report*, 3(5):3, October 2007.
- [36] C. Siemers. Eine kleine Geschichte der Zeit. *ElektronikPraxis*, 42(23):42–43, December 2007.
- [37] C. Siemers. Gatter und Pipelines - die Grenzen der Fließbandtechnik im Prozessordesign. *ct magazin für Computertechnik*, 23(8):190–192, March 2007.
- [38] C. Siemers. Hochsprachenprogrammierung Teil 1: Einblick in die Arbeitsweise von Compilern. *ElektronikPraxis Sonderheft*, 42(1):46–47, February 2007.
- [39] C. Siemers. Hochsprachenprogrammierung Teil 2: Einblick in die Arbeitsweise von Compilern. *Embedded Software Engineering Report*, 2(2):6, April 2007.
- [40] C. Siemers. Hochsprachenprogrammierung Teil 3: Vom Zwischencode zum Assemblercode. *Embedded Software Engineering Report*, 2(3):3, May 2007.
- [41] C. Siemers. Die unsichtbaren Störenfriede aus dem Kosmos. *Embedded Software Engineering Report*, 3(1):8, February 2008.
- [42] C. Siemers. Drei Methoden zum Schutz vor Soft Errors. *Embedded Software Engineering Report*, 3(2):6–7, April 2008.
- [43] C. Siemers. Hard- und Software diversitär kombiniert. *MaschinenMarkt*, (37):75, September 2008.
- [44] C. Siemers. Herausforderung Embedded Software Engineering. *ElektronikPraxis Sonderheft Embedded Software Engineering*, 43:20–23, December 2008.
- [45] C. Siemers and Veit Brämer. Die günstigste Art der Eingangskontrolle. *ElektronikPraxis*, 43(10):78–80, April 2008.

- [46] C. Siemers, R. Falsett, R. Seyer, and K. Ecker. Reliable Event-Triggered Systems for Mechatronic Applications. *The Journal of Systems and Software*, 77:17–26, 2005.
- [47] C. Siemers and R. Fritzsche. Die Höhen und Tiefen des GCC-Compilers. *Embedded Software Engineering Report*, 3(4):6–8, August 2008.
- [48] C. Siemers and D. Jantz. Designverfahren für rekonfigurierbare FPGAs. In C. Grote and R. Ester, editors, *Proceedings PLD-Forum 2005*, pages 129–136. WEKA Fachzeitschriftenverlag, October 2005.
- [49] C. Siemers and D. Jantz. An Introduction into Reconfigurable Computing – What and Why? In Caspar Grote and Renate Ester, editors, *Proceedings Embedded World 2006 Conference*, volume 2, pages 275–284, Nuremberg, Germany, February 2006. WEKA Zeitschriftenverlag GmbH Poing, Germany.
- [50] C. Siemers and D. Jantz. Design Methodology for Small Real-time capable Embedded Systems. In Zdenek Bradac, Frantisek Zezulka, Michal Polansky, and Vaclav Jirsik, editors, *Proceedings of IFAC Workshop on Programmable Devices and Embedded Systems PDeS 2006*, pages 26–31, Brno, Czech Republic, February 2006. IFAC.
- [51] C. Siemers and D. Jantz. Design Methodology for Small Real-time capable Embedded Systems. In Caspar Grote and Renate Ester, editors, *Proceedings Embedded World 2006 Conference*, volume 1, pages 305–312, Nuremberg, Germany, February 2006. WEKA Zeitschriftenverlag GmbH Poing, Germany.
- [52] C. Siemers and D. Jantz. The PERM Architecture Approach: Supporting Embedded Systems Development. In Zdenek Bradac, Frantisek Zezulka, Michal Polansky, and Vaclav Jirsik, editors, *Proceedings of IFAC Workshop on Programmable Devices and Embedded Systems PDeS 2006*, pages 291–297, Brno, Czech Republic, February 2006. IFAC.
- [53] C. Siemers, D. Jantz, and S. Lützel. Architectural and Compiler Support for Fault Recovery at Runtime. In Caspar Grote and Renate Ester, editors, *Proceedings Embedded World 2008 Conference*, volume 1, Nuremberg, Germany, February 2008. WEKA Zeitschriftenverlag GmbH Poing, Germany.
- [54] C. Siemers and H. Richter. Reconfigurable Microprocessor and Microcontroller – Architectures and Classification. In C. Grote and R. Ester, editors, *Proceedings Embedded World 2004 Conference*, pages 271–287, Nuremberg, Germany, February 2004. WEKA Fachzeitschriftenverlag.
- [55] C. Siemers and A. Sikora, editors. *Taschenbuch Digitaltechnik*. Carl Hanser Verlag, Munic, September 2007.

- [56] C. Wiegand, C. Siemers, and H. Richter. Definition of a Configurable Architecture for Implementation of Global Cellular Automaton. In Christian Müller-Schloer, Theo Ungerer, and Bernhard Bauer, editors, *Organic and Pervasive Computing – ARCS 2004*, volume 2981 of *Lecture Notes in Computer Science*, pages 140–155. Springer, 2004.
- [57] A. Woll and C. Siemers. Echtzeit: Zeitlich korrekt durch TaskCombining. *Embedded Software Engineering Report*, 1(2):5, November 2006.