

Technische Universität
 Clausthal Institut für Informatik
 Prof. G. Kemnitz

18. Juni 2021

Elektronik 2: Aufgabenblatt 5
 (Zeitdiskrete Simulation)

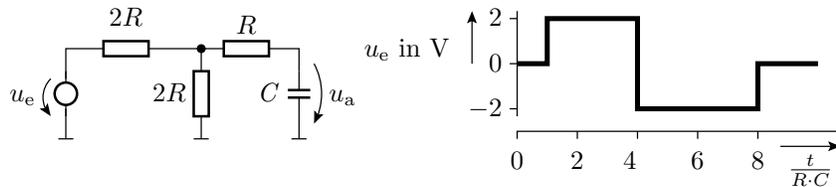
Hinweise: Schreiben Sie die Lösungen, so weit es möglich ist, auf die Aufgabenblätter. Tragen Sie Namen, Matrikelnummer und Studiengang in die nachfolgende Tabelle ein. Nennen Sie die an die Abgabe-EMail angehängten pdf-Datei(en):

E2_5_<name>_<matr>_<opt>.pdf

(<name> – ihr Name, <matr> – ihre Matrikel-Nummer, <opt> – optionales Kürzel bei mehreren Dateien). Hängen Sie bei Lösung mit dem Simulator an die Abgabe-EMail auch alle relevanten Bildschirmfotos und Simulationsdateien an, die helfen können, um bei von den Musterlösungen abweichenden Ergebnissen nachvollziehen zu können, wie weit die abgegebene Lösung dennoch richtig ist.

Name	Matrikelnummer	Studiengang	Punkte von 14

Aufgabe 5.1: Gegeben sind die nachfolgende Schaltung und der Signalverlauf der Eingangsspannung.



- a) Transformieren Sie die Schaltung in ein funktionsgleiches geschaltetes RC-Glied. Bestimmen Sie aus der Ersatzschaltung die Zeitkonstante τ und den Signalverlauf des stationären Wertes, gegen den die Spannung u_a strebt. 2P

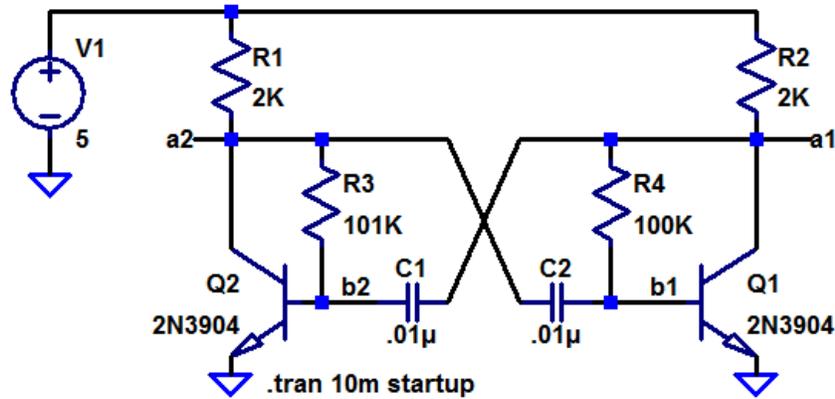
Zeitkonstante τ	
$U_a^{(+)}$ für $R \cdot C < t < 4 \cdot R \cdot C$	
$U_a^{(+)}$ für $4 \cdot R \cdot C < t < 8 \cdot R \cdot C$	
$U_a^{(+)}$ für $t > 8 \cdot R \cdot C$	

- b) Schätzen Sie mit Hilfe von τ -Elementen den Signalverlauf der Ausgangsspannung u_a . 2P
- c) Überprüfen Sie das Ergebnis aus Aufgabenteil b per Simulation mit $R = 1 \text{ k}\Omega$ und $C = 10 \text{ nF}$. Die Anstiegs- und Abfallzeiten des PWL¹-Eingabesignals sei 100 ns. Tragen Sie hierzu die Programmieranweisung für die Quelle und die Ausgangsspannungen für die vorgegebenen Zeitpunkte in die nachfolgende Tabelle ein. 3P

¹piecewise linear

Progr. Quelle					
Zeit	20 μ s	30 μ s	50 μ s	70 μ s	100 μ s
Wert von u_a					

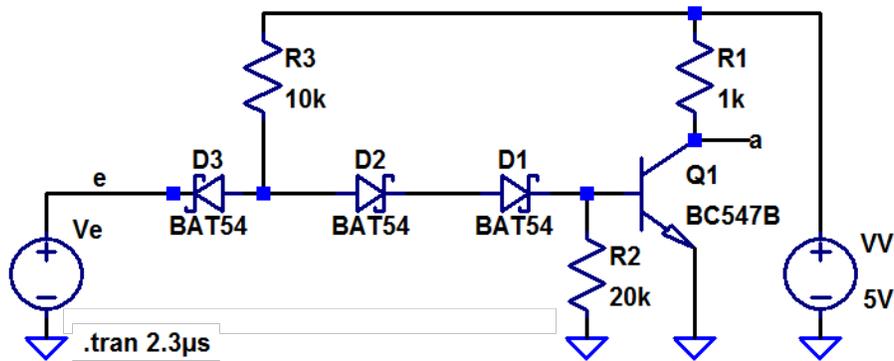
Aufgabe 5.2: Ausgangspunkt sei der in der Vorlesung behandelte RC-Oszillator:



Ändern Sie die Kapazitäten C_1 und C_2 so ab, dass am Ausgang a_1 die Einschaltzeit 0,2s und die Ausschaltzeit 0,8s beträgt. 2P

C_1	
C_2	

Aufgabe 5.3: Gegeben ist die nachfolgende Schaltung eines Dioden-Transistor-Inverters:



- a) Programmieren Sie die Eingabequelle so, dass mit einer Startverzögerung von 50ns zwei Pulse mit einer Amplitude von 0 und 5 V, einer Anstiegs- und Abfallzeit von 50 ns, einer Einschaltzeit von 300ns und einer Periode von 1 μ s erzeugt werden. 1P

Programmieranweisung Quelle V_e	
-----------------------------------	--

- b) Bestimmen Sie die Verzögerung t_{d1} von der steigenden Eingabe- zur fallenden Ausgabeflanke (Einschalten von Q1) und die Verzögerung t_{d2} von fallenden Eingabe- zur steigenden Ausgabeflanke (Ausschalten von Q1) für $R_2 = 5k, 10k$ und $20k$. Die Messzeit soll immer beginnen, wenn sich u_e um 20% geändert hat, und enden, wenn sich u_a um 80% geändert hat². 3P

², d.h. bei fallender Flanke von u_e bei $u_e = u_a = 5V$ und bei steigender Flanke von u_e bei $u_e = u_a = 1V$

	$R_2 = 5 \text{ k}$	$R_2 = 10 \text{ k}$	$R_2 = 20 \text{ k}$
t_{d1}			
t_{d2}			

- c) Suchen Sie eine Erklärung für den in Aufgabenteil b beobachteten Einfluss von R_2 auf die Gatterverzögerung. 1P